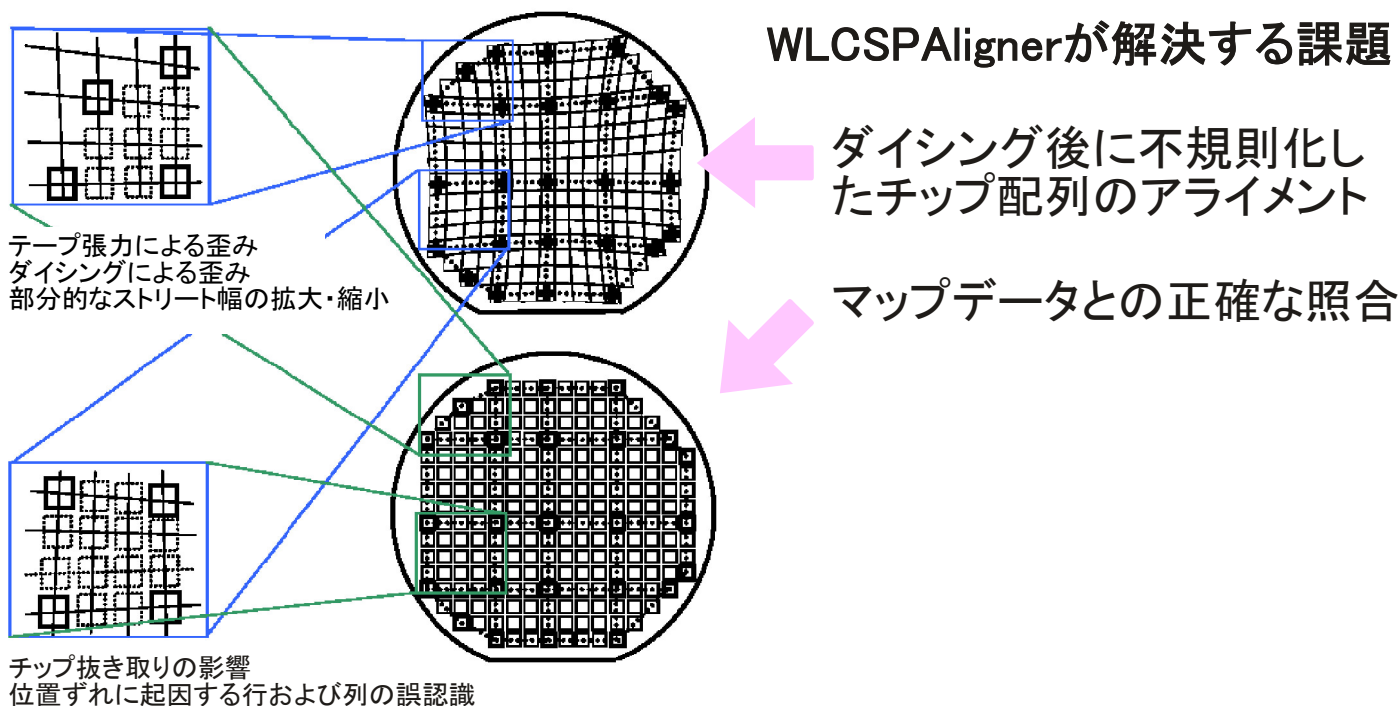


ダイシング後ウェーハを対象としたチップ・アライメントの決定版



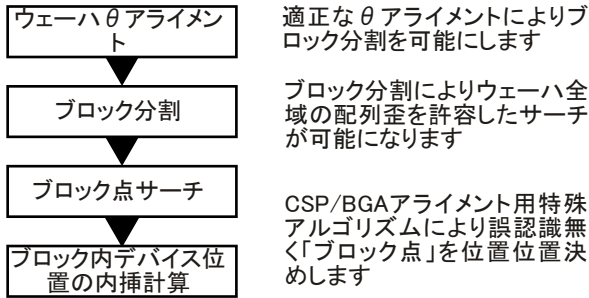
- 特長**
- ダイシング後の個片化されたチップを高速・高精度にアライメント可能
 - チップの部分画像を用いてアライメント可能
 - BGA端子面など、単純形状の繰り返しパターンを対象にしたパターンマッチングでしばしば発生する「列ずれ」などの誤認識を解消
 - 不規則化したチップ配列に対してアライメントが可能
 - ブロック分割によりタクトタイムの大幅短縮が可能

適用可能な装置

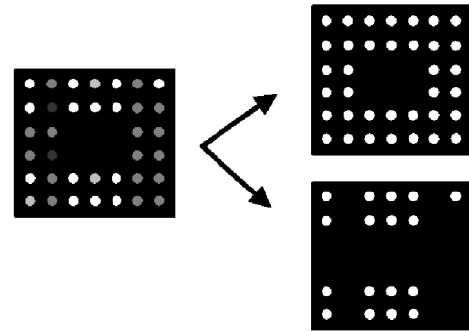
- ピッカー、チップソーター、テーピングマシン、プローバ口、テストハンドラ、各種ボンダー
- その他WLCSPを取り扱う各種装置に適用可能です。

仕様

動作フローの概略

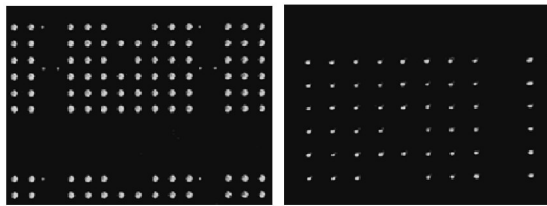


WLCSP誤認識の例



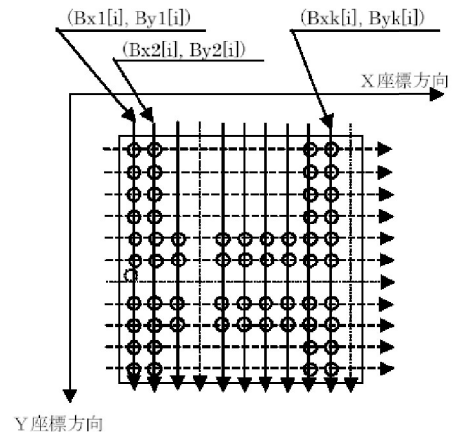
画像上の個々の電極の濃淡が全体の位置決めに影響する

本ライブラリで取り扱うWLCSP画像例



- ✓ 電極は、ある程度見えていさえすればOK
- ✓ ストリートを含めた電極配置情報をもとに、部分画像でもアライメント可能
- ✓ 個々の電極のサーチ結果を、右図のようにソート

電極の2次元ソート



動作環境

OS	Windows 2000/XP
画像処理ライブラリ	Cognex CVL その他(その他ライブラリへの対応についてはご相談ください)
コンパイラ	Microsoft Visual Studio
視野サイズ	特に制限はありません

性能

繰り返し精度	±1/4画素程度
処理時間	ブロック分割数およびCPU能力に依存

オプション

複数チップのバンパ基準位置の最適化機能

* 照明、レンズ、ワークハンドリングなど、画像処理だけでなくモーション制御に伴う問題解決にも弊社専任エンジニアがアドバイスいたします。

Cognex, PatMax は米国およびその他の国で登録された Cognex Corporation の登録商標です。その他のブランド名、商標は登録の有無に関わらず、それぞれ所有者の固有のもので、仕様は性能向上のため予告無く変更されることがあります。



株式会社テクノホロン

190-0011 東京都立川市高松町 3-19-2 ファンタジー立川 2F

Tel: 042-526-5401 Fax: 042-526-5403

URL <http://www.techno-holon.co.jp/>

e-mail vision_info@techno-holon.co.jp